



本 国 特 許 厅  
PATENT OFFICE  
JAPANESE GOVERNMENT

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日

Date of Application:

1 9 9 9 年 2 月 9 日

出 願 番 号

Application Number:

平成 11 年 特許願第 030990 号

出 願 人

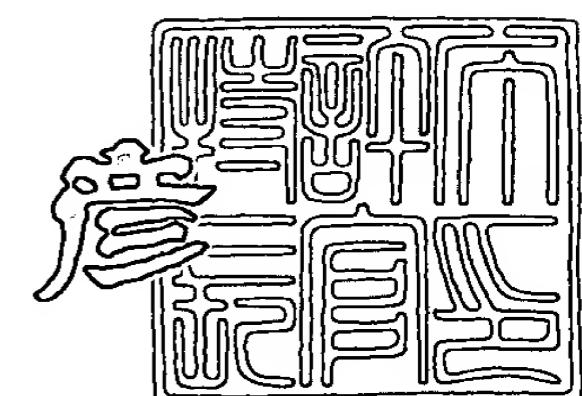
Applicant (s):

日 亜 化 学 工 業 株 式 会 社

2 0 0 0 年 2 月 2 5 日

特 許 庁 長 官  
Commissioner,  
Patent Office

近 藤 隆



出 証 番 号 出 証 特 2 0 0 0 - 3 0 1 0 3 3 9

【書類名】 特許願  
【整理番号】 P99SR7  
【提出日】 平成11年 2月 9日  
【あて先】 特許庁長官 殿  
【国際特許分類】 H01S 3/18  
【発明者】  
【住所又は居所】 徳島県阿南市上中町岡491番地100 日亜化学工業  
株式会社内  
【氏名】 長濱 健一  
【発明者】  
【住所又は居所】 徳島県阿南市上中町岡491番地100 日亜化学工業  
株式会社内  
【氏名】 中村 修二  
【特許出願人】  
【識別番号】 000226057  
【氏名又は名称】 日亜化学工業株式会社  
【代表者】 小川 英治  
【手数料の表示】  
【予納台帳番号】 010526  
【納付金額】 21,000円  
【提出物件の目録】  
【物件名】 明細書 1  
【物件名】 図面 1  
【物件名】 要約書 1  
【ブルーフの要否】 要

【書類名】 明細書

【発明の名称】 窒化物半導体素子

【特許請求の範囲】

【請求項1】 G a N基板上に、G a Nより熱膨張係数の小さい窒化物半導体を成長させ、その上にデバイス構造を形成させてなる窒化物半導体素子。

【請求項2】 上記熱膨張係数の小さい窒化物半導体が、 $A1_aG a_{1-a}N$  ( $0 < a < 1$ ) であることを特徴とする請求項1に記載の窒化物半導体素子。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、発光ダイオード(LED)、レーザダイオード(LD)あるいは他の電子デバイス、パワーデバイスなどに使用される窒化物半導体( $In_xAl_yGa_{1-x-y}N$ 、 $0 \leq x, 0 \leq y, x+y \leq 1$ )よりなる窒化物半導体素子に関し、特に、G a N基板上に形成されるデバイス構造に生じる微細なクラックを防止される窒化物半導体素子に関する。

【0002】

【従来の技術】

近年、窒化物半導体からなる青色発光ダイオードが実用化され、更に青色レーザダイオードの実用も可能になっている。

例えば、本発明者等は、Japanese Journal of Applied Physics. Vol.37(1998) pp.L309-L312に、G a N基板上に、デバイス構造を形成してなる窒化物半導体レーザ素子を開示している。G a N基板は、サファイア上に一旦成長させたG a N層上に、 $SiO_2$ よりなる保護膜を部分的に形成し、この上から再度G a Nを成長させた後、サファイア基板を除去してなるものである。このようにして得られたG a N基板は、G a Nの横方向の成長を利用して転位の進行を成長の初期に止めることで、転位の少ないG a N基板となっている。そして、転位の少ないG a N基板を用いて製造された窒化物半導体レーザ素子は、1万時間以上の連続発振を達成することができるものである。

【0003】

## 【発明が解決しようとする課題】

しかしながら、窒化物半導体レーザ素子の実用化にあたって、レーザ素子の信頼性の更なる向上のために、検討を重ねた結果、GaN基板上に成長されてなるデバイス構造、特にGaN基板上に形成されるn型コンタクト層内に微細なクラックが発生する場合があることが確認された。このような微細なクラックの発生は、しきい値の上昇や寿命特性の低下などレーザ素子へ悪影響を及ぼす可能性がある。更に、GaN基板を用いてなる窒化物半導体素子を得る場合に、上記のような微細なクラックの発生という問題は、素子の信頼性を向上させるために、解決されることが望ましい。

そこで、本発明の目的は、GaN基板上に成長させるデバイス構造に微細なクラックが発生することを防止し、寿命特性などの素子特性を向上させ、信頼性の更なる向上が可能な窒化物半導体素子を提供することである。

## 【0004】

## 【課題を解決するための手段】

即ち、本発明は、下記構成により、本発明の目的を達成することができる。

(1) GaN基板上に、GaNより熱膨張係数の小さい窒化物半導体を成長させ、その上にデバイス構造を形成させてなる窒化物半導体素子。

(2) 上記熱膨張係数の小さい窒化物半導体が、 $Al_aGaN_{1-a}$  ( $0 < a < 1$ ) であることを特徴とする請求項1に記載の窒化物半導体素子。

## 【0005】

つまり、本発明は、GaN基板より熱膨張係数の小さい窒化物半導体を成長させることにより、微細なクラックを良好に防止することができるものである。

## 【0006】

本発明者等は、GaN基板上にGaNを成長させた場合にGaN内部に微細なクラックが発生する問題について、種々検討した結果、GaN基板と、その上に成長させる窒化物半導体との熱膨張係数の関係が、微細なクラックの発生に関与しているのではないかと考えた。

例えば、熱膨張係数として、SiCを $\epsilon_1$ 、GaNを $\epsilon_2$ 、サファイアを $\epsilon_3$ 、とすると、それぞれの熱膨張係数の関係は、 $\epsilon_1 < \epsilon_2 < \epsilon_3$ のように大小の関係

がある。そして、SiC基板上にGaNを成長させた場合、熱膨張係数  $\epsilon_1 < \epsilon_2$  となることから、SiC基板上に成長させたGaNには、面内方向に引っ張り歪みがかかり、このような状態ではGaNにクラックが発生しやすくなる。また、サファイア基板にGaNを成長させた場合、熱膨張係数  $\epsilon_2 < \epsilon_3$  となることから、サファイア基板上に成長させたGaNには、面内方向に圧縮歪みがかかり、このような状態ではGaNにクラックが発生しにくくなる。

つまり、GaNに発生するクラックは、GaNにかかる歪みが、引っ張り歪みであるか、圧縮歪みであるかによって、発生する傾向が相違してくる。

#### 【0007】

しかし、上記のことを踏まえて、GaN基板上にGaNを成長させる場合には、熱膨張係数は等しいので、基板上のGaNには引っ張り歪みも圧縮歪みも発生していないと思われるが、実際にはGaN基板上に成長されたGaNには微細なクラックが発生する傾向がある。

このことから、本発明者等は、GaN基板上に成長させる材料の熱膨張係数が、GaNの熱膨張係数と同じ以上の値であると、GaN基板上に成長させるGaNの内部に微細なクラックが発生するのではないか、そしてGaN基板上のGaNにわずかに圧縮歪みがかかるようにすれば、GaNでの微細なクラックの発生を防止できるのではないか、と考察した。

#### 【0008】

そこで、本発明者等は、上記の如く、GaN基板より熱膨張係数の小さい窒化物半導体を成長させることにより、デバイス構造に微細なクラックが発生するのを防止することを達成した。

#### 【0009】

本発明において、GaN基板より熱膨張係数の小さい材料が、 $Al_aGa_{1-a}N$  ( $0 < a < 1$ ) からなる窒化物半導体であると、GaN基板の熱膨張係数に対して、 $Al_aGa_{1-a}N$ の熱膨張係数の値が、若干小さくなるため素子構造内の微細なクラックを防止でき好ましい。

#### 【0010】

##### 【発明の実施の形態】

以下に、本発明を詳細に説明する。

本発明において、GaN基板上に成長されるGaNより熱膨張係数の小さい窒化物半導体としては、特に限定されず、いずれの窒化物半導体でもよいが、微細なクラックの防止と共に、結晶性を損なわないような組成の窒化物半導体が好ましい。

本発明において、GaNより熱膨張係数の小さい窒化物半導体として、具体的に好ましい材料は、 $Al_aGa_{1-a}N$  ( $0 < a < 1$ ) が挙げられ、より好ましくは、 $a$  の値が  $0 < a < 0.3$  であり、更に好ましくは、 $a$  の値が、 $0 < a < 0.1$  である。 $Al$  の組成比が上記範囲であると、GaN基板上に  $AlGaN$  を成長させても微細なクラックの発生が良好に防止でき、結晶性もよいため好ましい。

#### 【0011】

上記  $Al_aGa_{1-a}N$  を成長させてなる層は、GaN基板上のいずれに形成してもよいが、GaN基板からの影響で生じる微細なクラックを良好に防止するのに、GaN基板に接して形成させることが好ましい。

また、GaN基板と  $Al_aGa_{1-a}N$  の間にその他の層を形成してもよい。

#### 【0012】

$Al_aGa_{1-a}N$  の膜厚は、特に限定されないが、好ましくは  $1 \mu m$  以上であり、より好ましくは  $3 \sim 10 \mu m$  である。

また、本発明において、 $Al_aGa_{1-a}N$  を成長させてなる層は、GaN基板とデバイス構造とのバッファ層、n電極を形成するn型コンタクト層、また、光を閉じ込めるためのクラッド層等を兼ねることができる。 $Al_aGa_{1-a}N$  を成長させてなる層が、デバイス構造の上記のような層を兼ねる場合は、兼ねている層の機能を考慮して、上記膜厚の範囲内で膜厚を調整する。

#### 【0013】

更に、 $Al_aGa_{1-a}N$  を成長させる際に、不純物をドープさせてもよく、不純物としては特に限定されず、n型でもp型でもよい。不純物のドープ量は、上記のようにデバイス構造のある層を兼ねる場合、層の機能を良好にする範囲のドープ量でn型あるいはp型不純物を適宜調節してドープする。

#### 【0014】

例えば、本発明において、 $Al_aGa_{1-a}N$ を成長させてなる層が、図5に示されるように、n型コンタクト層2の機能を兼ねる場合、n型不純物（好ましくはSi）をドープされた $Al_aGa_{1-a}N$ を成長させる。n型不純物のドープ量としては、 $1 \times 10^{18}/cm^3 \sim 5 \times 10^{18}/cm^3$ である。このn型コンタクト層2にn電極が形成される。n型コンタクト層2の膜厚としては、好ましくは1～10μmである。この範囲であると、微細なクラックを防止し、n型コンタクト層2としての機能を発揮でき好ましい。

## 【0015】

更に、 $Al_aGa_{1-a}N$ を成長させてなる層が、図5に示されるように、GaN基板と $Al_aGa_{1-a}N$ からなるn型コンタクト層2との間に、形成されてもよく、このようにアンドープの $Al_aGa_{1-a}N$ を成長させると、微細なクラックの防止及び結晶性の点で好ましい。この場合のアンドープの $Al_aGa_{1-a}N$ は、バッファ層のような作用を兼ね備えたアンドープn型コンタクト層1として作用している。アンドープn型コンタクト層1が、GaN基板と不純物含有のn型コンタクト層の間に成長されると結晶性が良好となり、寿命特性を向上させるのに好ましい。アンドープn型コンタクト層1の膜厚は、数μmである。

## 【0016】

また、本発明において、 $Al_aGa_{1-a}N$ を成長させるGaN基板となるGaNの製造方法としては、特に限定されないが、いずれの方法により得られるGaNでもよい。

例えば、前記J. J. A. P. に記載されているように、 $SiO_2$ を用いてGaNの横方向の成長を利用してなるGaNや、特願平10-363520号明細書に提案しているサファイア等の異種基板上に一旦GaNを成長させ、このGaNに凹凸を形成し、更にこの上からGaNを成長させてなる方法により得られるGaNなどが挙げられる。特願平10-363520号明細書に提案している成長方法の詳細は、上記明細書に記載されており、この方法の具体例としては、実施例にその一実施の形態を示す。

ここで、サファイアなどの異種基板上に、 $SiO_2$ や凹凸など形成した後に成長されたGaN層は、サファイアなどを除去してGaNのみとされる。このよう

にサファイアなどの除去面と、成長面とは、表面の物理的性質が異なり、GaN単体に反りが入る傾向がある。そして、前記本発明の課題で記載した微細なクラックは、このような表面の物理的な相違により発生することも考えられる。

しかし、上記したように、GaN基板上に $Al_aG_{1-a}N$ を成長させると、微細なクラックの発生を防止でき、結晶性の良好なデバイス構造を形成することができる。

#### 【0017】

本発明において、GaN基板の膜厚としては、特に限定されないが、好ましくは50～500μmであり、より好ましくは100～300μmである。GaN基板の膜厚が上記範囲であると、機械的強度が保たれ好ましい。

ここで、本発明の課題である微細なクラックの発生の原因は上記熱膨張係数の差が関係すると思われるが、この考察は定かではなく、上記厚膜のGaN基板上に、薄膜のGaNを成長させると何らかの原因で、微細なクラックが発生するのではないかという考察もできる。このことから、微細なクラックの発生という問題は、GaN単体を基板としたときに生じる問題とも考えられる。

#### 【0018】

また、本発明において、デバイス構造の前記n型コンタクト層以外のその他の活性層等の層としては、特に限定されず、種々の層構造を用いることができる。本発明は、GaN基板上にAlGaNを成長させることにより、GaN基板上に種々のデバイス構造を成長させても微細なクラックの発生が生じないことから、寿命特性などが向上する傾向がある。デバイス構造の具体的な実施の形態としては、例えば後述の実施例に記載されているデバイス構造が挙げられる。また、電極等も特に限定されず種々のものを用いることができる。

#### 【0019】

本発明において、窒化物半導体の成長は、MOVPE（有機金属気相成長法）MOCVD（有機金属化学気相成長法）、HVP（ハライド気相成長法）、MBE（分子線気相成長法）等、窒化物半導体を成長させるのに知られている全ての方法を適用できる。

#### 【0020】

## 【実施例】

以下に本発明の一実施の形態である実施例を示す。しかし本発明はこれに限定されない。

## 【0021】

## 【実施例1】

実施例1として、図5に示される本発明の一実施の形態である窒化物半導体レーザ素子を製造する。

## 【0022】

## (GaN基板の製造方法)

図1～図4に示されている各工程に沿ってGaN基板を製造する。

2インチφ、C面を正面とし、オリフラ面をA面とするサファイア基板11を反応容器内にセットし、温度を510℃にして、キャリアガスに水素、原料ガスにアンモニアとTMG（トリメチルガリウム）とを用い、サファイア基板11上にGaNよりなるバッファ層（図示されていない）を約200オングストロームの膜厚で成長させる。

## 【0023】

バッファ層を成長後、TMGのみ止めて、温度を1050℃まで上昇させる。1050℃になったら、原料ガスにTMG、アンモニア、シランガスを用い、Siを $1 \times 10^{18} / \text{cm}^3$ ドープしたGaNよりなる第1の窒化物半導体層12を2μmの膜厚で成長させる（図1）。

## 【0024】

第1の窒化物半導体層12を成長後、ストライプ状のフォトマスクを形成し、スパッタ装置によりストライプ幅（凸部の上部になる部）5μm、ストライプ間隔（凹部底部となる部分）10μmにパターニングされたSiO<sub>2</sub>膜を形成し、続いて、RIE装置によりSiO<sub>2</sub>膜の形成されていない部分の第1の窒化物半導体層12を第1の窒化物半導体12が残る程度に途中までエッティングして凹凸を形成することにより、凹部側面に第1の窒化物半導体12を露出させる（図2）。図2のように凹凸を形成した後、凸部上部のSiO<sub>2</sub>を除去する。なお、ストライプ方向は、オリフラ面に対して垂直な方向で形成する。

## 【0025】

次に、反応容器内にセットし、温度を1050°Cで、原料ガスにTMG、アンモニア、シランガスを用い、アンドープのGaNよりなる第2の窒化物半導体層13を15μmの膜厚で成長させる（図3及び図4）。

## 【0026】

第2の窒化物半導体層13を成長後、ウェーハを反応容器から取り出し、アンドープのGaNよりなるGaN基板を得る。この得られたGaN基板からサファイア基板を除去し、除去した面とは反対の成長面上に、図5に示されるように、下記のデバイス構造を成長させる。GaNからなる基板の膜厚は300μmである。

## 【0027】

（アンドープn型コンタクト層1：本発明の $Al_aGa_{1-a}N$ ）

GaN基板上に、1050°Cで原料ガスにTMA（トリメチルアルミニウム）、TMG、アンモニアガスを用いアンドープの $Al_{0.05}Ga_{0.95}N$ よりなるアンドープn型コンタクト層1を1μmの膜厚で成長させる。

（n型コンタクト層2：本発明の $Al_aGa_{1-a}N$ ）

次に、同様の温度で、原料ガスにTMA、TMG及びアンモニアガスを用い、不純物ガスにシランガス（SiH<sub>4</sub>）を用い、Siを $3 \times 10^{18} / \text{cm}^3$ ドープした $Al_{0.05}Ga_{0.95}N$ よりなるn型コンタクト層2を3μmの膜厚で成長させる。

## 【0028】

ここで、上記の成長されたn型コンタクト層2には、微細なクラックが発生しておらず、微細なクラックの発生が良好に防止されている。また、GaN基板に微細なクラックが生じっていても、n型コンタクト層2を成長させることで微細なクラックの伝播を防止でき結晶性の良好な素子構造を成長することができる。結晶性の改善は、n型コンタクト層2のみの場合より、上記のようにアンドープn型コンタクト層を成長させることにより、より良好となる。

## 【0029】

（クラック防止層3）

次に、温度を800℃にして、原料ガスにTMG、TMI（トリメチルインジウム）及びアンモニアを用い、不純物ガスにシランガスを用い、Siを $5 \times 10^{18} / \text{cm}^3$ ドープした $\text{In}_{0.08}\text{Ga}_{0.92}\text{N}$ よりなるクラック防止層3を0.15μmの膜厚で成長させる。

## 【0030】

## (n型クラッド層4)

次に、温度を1050℃にして、原料ガスにTMA、TMG及びアンモニアを用い、アンドープの $\text{Al}_{0.14}\text{Ga}_{0.86}\text{N}$ よりなるA層を25オングストロームの膜厚で成長させ、続いて、TMAを止め、不純物ガスとしてシランガスを用い、Siを $5 \times 10^{18} / \text{cm}^3$ ドープしたGaNよりなるB層を25オングストロームの膜厚で成長させる。そして、この操作をそれぞれ160回繰り返してA層とB層とを積層し、総膜厚8000オングストロームの多層膜（超格子構造）よりなるn型クラッド層4を成長させる。

## 【0031】

## (n型ガイド層5)

次に、同様の温度で、原料ガスにTMG及びアンモニアを用い、アンドープのGaNよりなるn型ガイド層を0.075μmの膜厚で成長させる。

## 【0032】

## (活性層6)

次に、温度を800℃にして、原料ガスにTMI、TMG及びアンモニアを用い、不純物ガスとしてシランガスを用い、Siを $5 \times 10^{18} / \text{cm}^3$ ドープした $\text{In}_{0.01}\text{Ga}_{0.99}\text{N}$ よりなる障壁層を100オングストロームの膜厚で成長させる。続いて、シランガスを止め、アンドープの $\text{In}_{0.11}\text{Ga}_{0.89}\text{N}$ よりなる井戸層を50オングストロームの膜厚で成長させる。この操作を3回繰り返し、最後に障壁層を積層した総膜厚550オングストロームの多重量子井戸構造（MQW）の活性層6を成長させる。

## 【0033】

## (p型電子閉じ込め層7)

次に、同様の温度で、原料ガスにTMA、TMG及びアンモニアを用い、不純

物ガスとして  $\text{Cp}_2\text{Mg}$  (シクロペンタジエニルマグネシウム) を用い、 $\text{Mg}$  を  $1 \times 10^{19} / \text{cm}^3$  ドープした  $\text{Al}_{0.4}\text{Ga}_{0.6}\text{N}$  よりなる  $\text{p}$  型電子閉じ込め層 7 を 100 オングストロームの膜厚で成長させる。

## 【0034】

## (p型ガイド層8)

次に、温度を 1050°C にして、原料ガスに TMG 及びアンモニアを用い、アンドープの  $\text{GaN}$  よりなる  $\text{p}$  型ガイド層 8 を  $0.075 \mu\text{m}$  の膜厚で成長させる。

この  $\text{p}$  型ガイド層 8 は、アンドープとして成長させるが、 $\text{p}$  型電子閉じ込め層 7 からの  $\text{Mg}$  の拡散により、 $\text{Mg}$  濃度が  $5 \times 10^{16} / \text{cm}^3$  となり  $\text{p}$  型を示す。

## 【0035】

## (p型クラッド層9)

次に、同様の温度で、原料ガスに TMA、TMG 及びアンモニアを用い、アンドープの  $\text{Al}_{0.1}\text{Ga}_{0.9}\text{N}$  よりなる A 層を 25 オングストロームの膜厚で成長させ、続いて、TMA を止め、不純物ガスとして  $\text{Cp}_2\text{Mg}$  を用い、 $\text{Mg}$  を  $5 \times 10^{18} / \text{cm}^3$  ドープした  $\text{GaN}$  よりなる B 層を 25 オングストロームの膜厚で成長させる。そして、この操作をそれぞれ 100 回繰り返して A 層と B 層とを積層し、総膜厚 5000 オングストロームの多層膜（超格子構造）よりなる  $\text{p}$  型クラッド層 9 を成長させる。

## 【0036】

## (p型コンタクト層10)

次に、同様の温度で、原料ガスに TMG 及びアンモニアを用い、不純物ガスとして  $\text{Cp}_2\text{Mg}$  を用い、 $\text{Mg}$  を  $1 \times 10^{20} / \text{cm}^3$  ドープした  $\text{GaN}$  よりなる  $\text{p}$  型コンタクト層 10 を 150 オングストロームの膜厚で成長させる。

## 【0037】

反応終了後、反応容器内において、ウエハを窒素雰囲気中、700°C でアニーリングを行い、 $\text{p}$  型層を更に低抵抗化する。

アニーリング後、ウエハを反応容器から取り出し、最上層の  $\text{p}$  側コンタクト層の表面に  $\text{SiO}_2$  よりなる保護膜を形成して、RIE（反応性イオンエッチング

) を用い SiCl<sub>4</sub>ガスによりエッティングし、図5に示すように、n電極を形成すべきn側コンタクト層2の表面を露出させる。

次に図6 (a) に示すように、最上層のp側コンタクト層10のほぼ全面に、PVD装置により、Si酸化物(主として、SiO<sub>2</sub>)よりなる第1の保護膜61を0.5μmの膜厚で形成した後、第1の保護膜61の上に所定の形状のマスクをかけ、フォトレジストよりなる第3の保護膜63を、ストライプ幅1.8μm、厚さ1μmで形成する。

次に、図6 (b) に示すように第3の保護膜63形成後、RIE(反応性イオンエッティング)装置により、CF<sub>4</sub>ガスを用い、第3の保護膜63をマスクとして、前記第1の保護膜をエッティングして、ストライプ状とする。その後エッティング液で処理してフォトレジストのみを除去することにより、図6 (c) に示すようにp側コンタクト層10の上にストライプ幅1.8μmの第1の保護膜61が形成できる。

#### 【0038】

さらに、図6 (d) に示すように、ストライプ状の第1の保護膜61形成後、再度RIEによりSiCl<sub>4</sub>ガスを用いて、p側コンタクト層10、およびp側クラッド層9をエッティングして、ストライプ幅1.8μmのリッジ形状のストライプを形成する。

リッジストライプ形成後、ウェーハをPVD装置に移送し、図6 (e) に示すように、Zr酸化物(主としてZrO<sub>2</sub>)よりなる第2の保護膜62を、第1の保護膜61の上と、エッティングにより露出されたp側クラッド層9の上に0.5μmの膜厚で連続して形成する。このようにZr酸化物を形成すると、p-n面の絶縁をとるためと、横モードの安定を図ることができ好ましい。

次に、ウェーハをフッ酸に浸漬し、図6 (f) に示すように、第1の保護膜61をリフトオフ法により除去する。

#### 【0039】

次に図6 (g) に示すように、p側コンタクト層10の上の第1の保護膜61が除去されて露出したそのp側コンタクト層の表面にNi/Auよりなるp電極20を形成する。但し p電極20は100μmのストライプ幅として、この図に

示すように、第2の保護膜62の上に渡って形成する。

第2の保護膜62形成後、図5に示されるように露出させたn側コンタクト層2の表面にはTi/A1よりなるn電極21をストライプと平行な方向で形成する。

#### 【0040】

以上のようにして、n電極とp電極とを形成したウエハのGaN基板を研磨してほぼ $100\mu\text{m}$ とした後、ストライプ状の電極に垂直な方向で、基板側からバー状に劈開し、劈開面（11-00面、六角柱状の結晶の側面に相当する面=M面）に共振器を作製する。共振器面にSiO<sub>2</sub>とTiO<sub>2</sub>よりなる誘電体多層膜を形成し、最後にp電極に平行な方向で、バーを切断して図5に示すようなレーザ素子とする。なお共振器長は300~500 $\mu\text{m}$ とすることが望ましい。

得られたレーザ素子をヒートシンクに設置し、それぞれの電極をワイヤーボンディングして、室温でレーザ発振を試みた。

その結果、室温においてしきい値 $2.5\text{ kA/cm}^2$ 、しきい値電圧5Vで、発振波長400nmの連続発振が確認され、室温で1万時間以上の寿命を示す。

#### 【0041】

#### 【実施例2】

実施例1において、アンドープn型コンタクト層1を成長させずにn型コンタクト層2を成長させる他は同様にしてレーザ素子を製造する。

得られた素子は、実施例1に比べやや結晶性が劣る傾向が見られるものの、実施例1とほぼ同様に微細なクラックの発生が防止され、素子特性も良好である。

#### 【0042】

#### 【実施例3】

実施例1において、アンドープn型コンタクト層1及びn型コンタクト層2のA1組成の比を0.05から0.2に変更する他は同様にしてレーザ素子を成長させた。

得られた素子は、実施例1とほぼ同様に良好な結果が得られた。

#### 【0043】

#### 【実施例4】

実施例1において、アンドープn型コンタクト層1及びn型コンタクト層2のA1組成の比を0.05から0.5に変更する他は同様にしてレーザ素子を成長させた。

得られた素子は、実施例1に比べA1組成の比が大きくなつたため結晶性がやや劣る傾向が見られるものの、実施例1と同様に微細なクラックを防止でき、素子特性も良好である。

#### 【0044】

##### 【発明の効果】

本発明は、GaN基板上に成長させるデバイス構造に微細なクラックが発生することを防止し、寿命特性などの素子特性を向上させ、信頼性のさらなる向上が可能な窒化物半導体素子を提供することができる。

##### 【図面の簡単な説明】

###### 【図1】

本発明の方法の各工程において得られる窒化物半導体ウェーハの構造を示す模式的断面図である。

###### 【図2】

本発明の方法の各工程において得られる窒化物半導体ウェーハの構造を示す模式的断面図である。

###### 【図3】

本発明の方法の各工程において得られる窒化物半導体ウェーハの構造を示す模式的断面図である。

###### 【図4】

本発明の方法の各工程において得られる窒化物半導体ウェーハの構造を示す模式的断面図である。

###### 【図5】

図5は、本発明の一実施の形態である窒化物半導体レーザ素子を示す模式的断面図である。

###### 【図6】

図6は、リッジ形状のストライプを形成する一実施の形態である方法の各工程

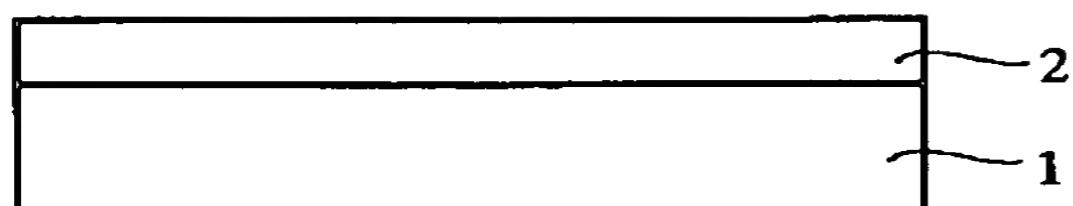
におけるウエハの部分的な構造を示す模式的断面図である。

【符号の説明】

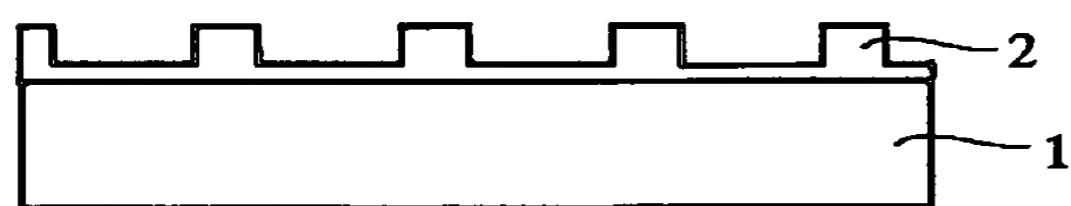
- 1・・・アンドープコンタクト層
- 2・・・n型コンタクト層
- 3・・・クラック防止層
- 4・・・n型クラッド層
- 5・・・n型ガイド層
- 6・・・活性層
- 7・・・p型電子閉じ込め層
- 8・・・p型ガイド層
- 9・・・p型クラッド層
- 10・・・p型コンタクト層

【書類名】 図面

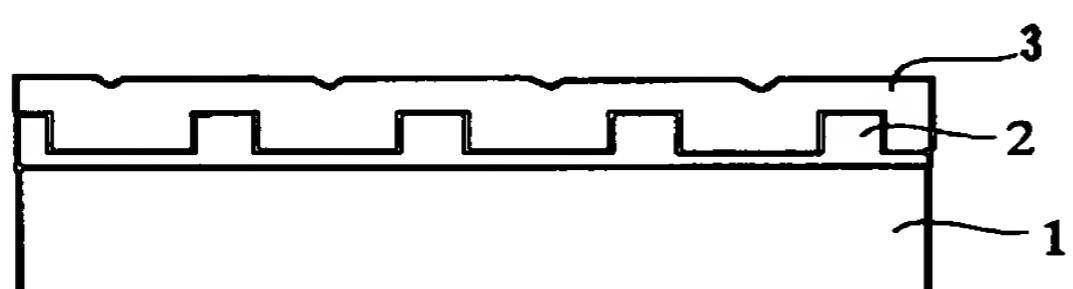
【図1】



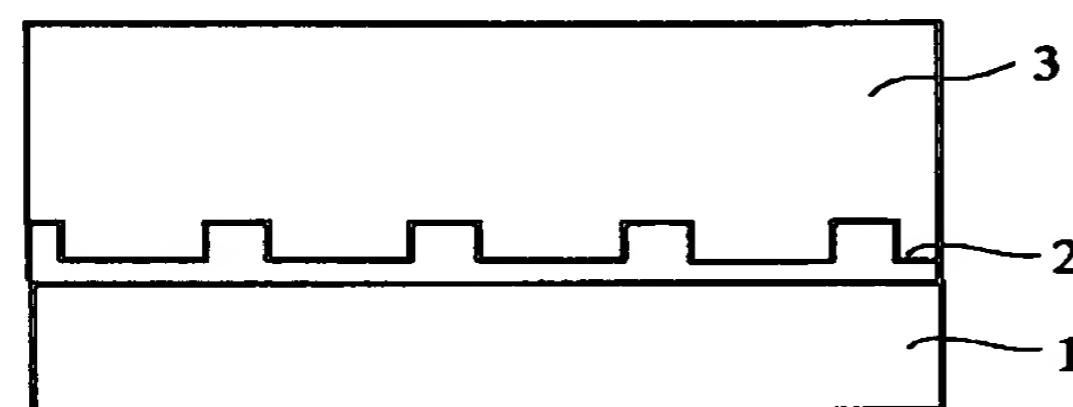
【図2】



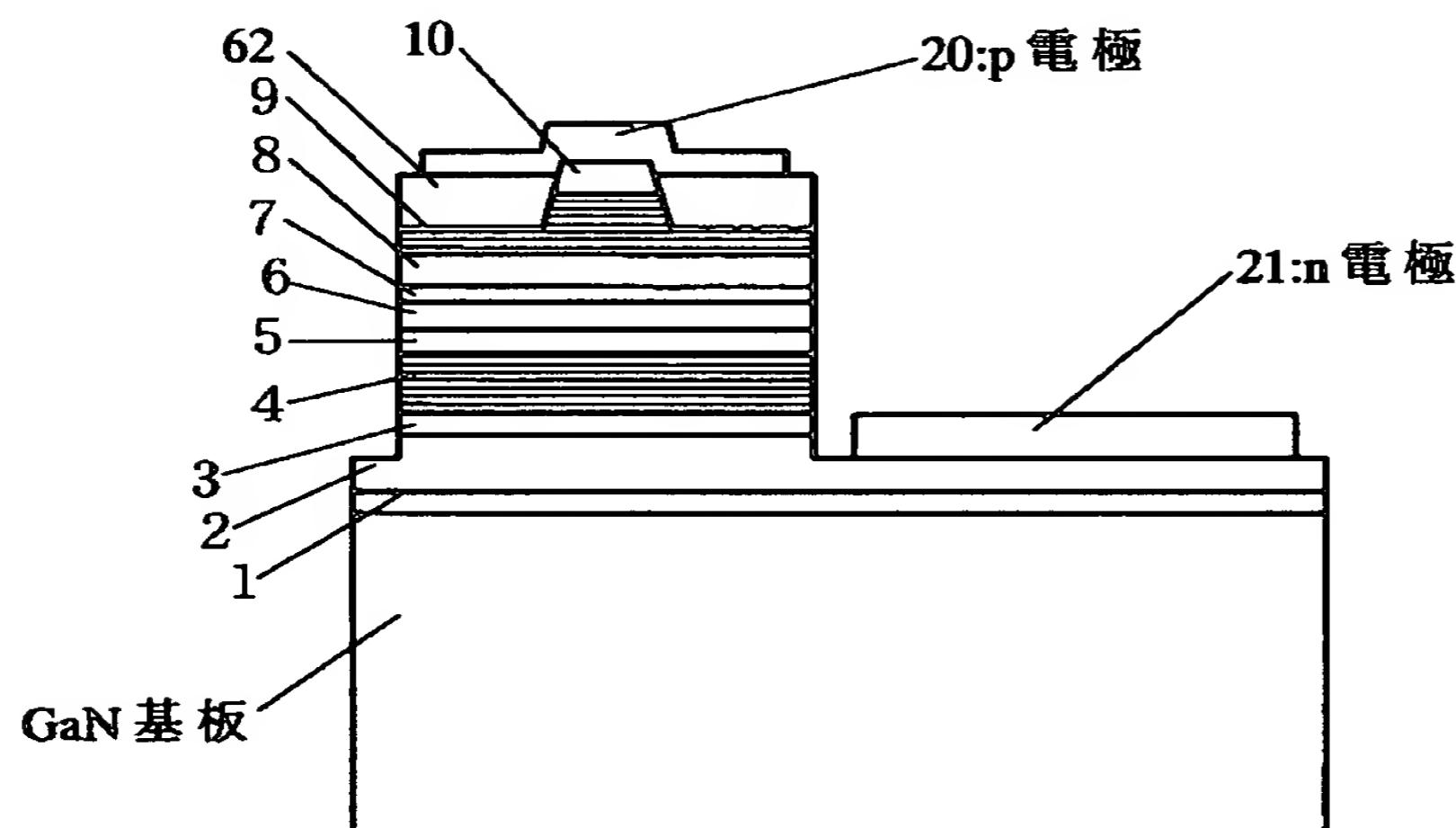
【図3】



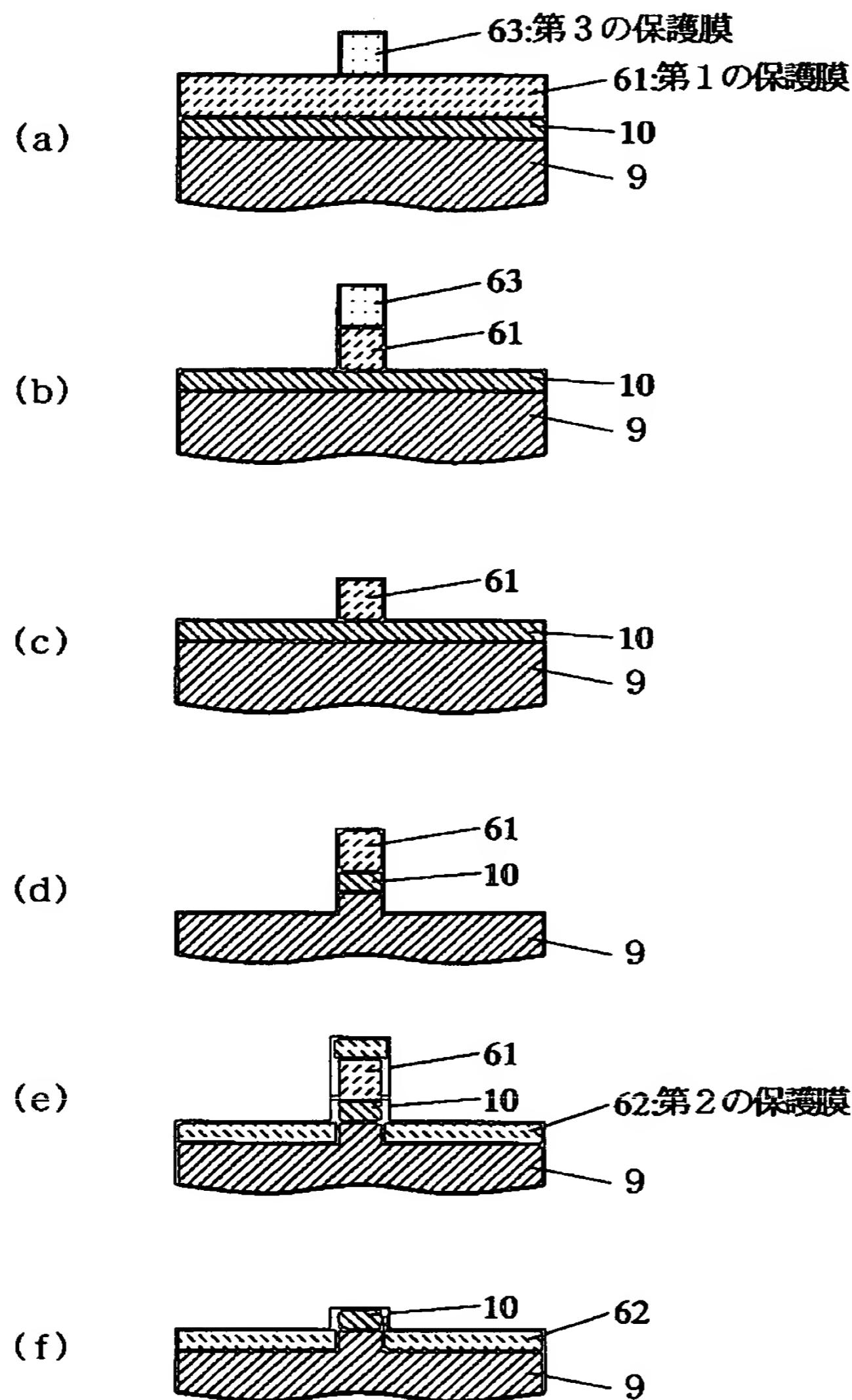
【図4】



【図5】



【図6】



【書類名】 要約書

【要約】

【課題】 G a N 基板上に成長させるデバイス構造に微細なクラックが発生することを防止し、寿命特性などの素子特性を向上させ、信頼性の更なる向上が可能な窒化物半導体素子を提供することである。

【解決手段】 G a N 基板上に、G a N より熱膨張係数の小さい窒化物半導体  $[Al_aG a_{1-a}N \ (0 < a < 1)]$  を成長させ、その上にデバイス構造を形成させてなる。

【選択図】 図5

出願人履歴情報

識別番号 [000226057]

1. 変更年月日 1990年 8月18日  
[変更理由] 新規登録  
住 所 徳島県阿南市上中町岡491番地100  
氏 名 日亜化学工業株式会社